

PCT



ORGANISATION FÜR GEISTIGES EIGENTUM
Internationales Büro



INTERNATIONALE ANMELDUNG VERÖFFENTLICHT NACH DEM VERTRAG ÜBER DIE
INTERNATIONALE ZUSAMMENARBEIT AUF DEM GEBIET DES PATENTWESENS (PCT)

(51) Internationale Patentklassifikation ⁷ :

G01N 27/12

A1

(11) Internationale Veröffentlichungsnummer: WO 00/34765

(43) Internationales
Veröffentlichungsdatum:

15. Juni 2000 (15.06.00)

(21) Internationales Aktenzeichen: PCT/DE99/03793

(22) Internationales Anmeldedatum: 26. November 1999
(26.11.99)

(30) Prioritätsdaten:
298 22 007.5 10. Dezember 1998 (10.12.98) DE

(71)(72) Anmelder und Erfinder: BISCHOFF, Robert [DE/DE];
Ludwig-Wucherer-Strasse 42, D-06108 Halle/Saale (DE).

(74) Anwalt: HAUSSINGEN, Peter; Alte Promenade 47, D-06526
Sangerhausen (DE).

(81) Bestimmungsstaaten: CA, US, ARIPO Patent (GH, GM, KE, LS, MW, SD, SL, SZ, TZ, UG, ZW), eurasisches Patent (AM, AZ, BY, KG, KZ, MD, RU, TJ, TM), europäisches Patent (AT, BE, CH, CY, DE, DK, ES, FI, FR, GB, GR, IE, IT, LU, MC, NL, PT, SE), OAPI Patent (BF, BJ, CF, CG, CI, CM, GA, GN, GW, ML, MR, NE, SN, TD, TG).

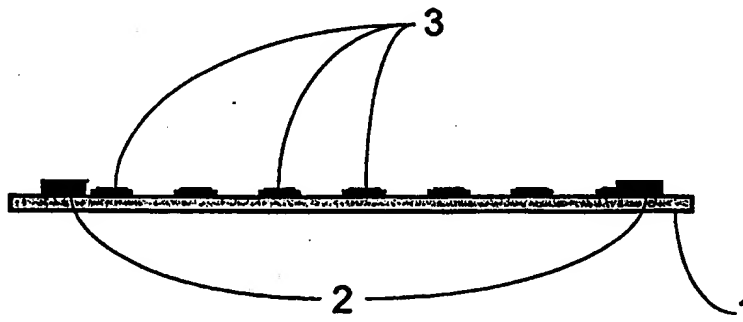
Veröffentlicht

Mit internationalem Recherchenbericht.

Vor Ablauf der für Änderungen der Ansprüche zugelassenen Frist; Veröffentlichung wird wiederholt falls Änderungen eintreffen.

(54) Title: ELECTRONIC ARRANGEMENT FOR AN ELECTRIC COMPONENT AND AS A SUPPORT FOR SENSORS

(54) Bezeichnung: ELEKTRODENANORDNUNG FÜR EIN ELEKTRISCHES BAUELEMENT UND ALS TRÄGER FÜR SENSOREN



(57) Abstract

The invention relates to an electrode arrangement for an electronic component, also acting as a support for sensors. Said electrode arrangement is mounted on a substrate (1) as a suitably dimensioned surface-structure of two electro-conductive electrodes which are not electrically connected to one another. The electrode arrangement reproduces the conductivities and/or the substance of a sensor-active layer on the conductance of a measuring head or a functional element when said conductivities of the electrode arrangement and/or substance of a sensor-active layer are reproduced in a highly flexible manner. Said electrode arrangement can be produced in a simple and cost-effective manner. The invention provides for a plurality of conductive islands (3) which are not linked or not essentially linked to one another and which are mounted on a dielectric substrate (1) between two electrodes (2) in the form of a planar two-dimensional arrangement.